

DENEY 7 RAPOR

Yaptığımız deneyin ilk sorusunda, verilen devredeki yanlış F fonksiyonu için toplamaların çarpımı biçiminde verilen değerleri karnaough map a yerleştirip sadeleştirdiğimizde, hatalı olmayan F de bulduğumuz c'd değeri eksik olmaktadır. Buradan da d yi c'd fonksiyonunu and kapısına getiren kablo üzerinde hata olduğunu görmekteyiz.

İkinci soruda, devre giriş çıkış zaman diyagramından yaralanarak dört giriş, bir çıkışlı devrenin iç yapısını oluşturmak için, iki girişli üç mux kullanıldı. Verilen giriş çıkışlardan karnough map yaparak F fonksiyonunu oluşturduk..F fonksiyonunu kanonikal formda yazdım.

Üçüncü soruda ise, 2X4 kod çözücü ve 4X1 mux ile oluşturulmuş devrenin doğruluk tablosunu yaptığımızda m0, m5, m10, m15 değerlerinin 1 olduğunu görmekteyiz. .Kanonical form da yazdıp, Karnaough mapa yerleştirildi. Bu devrenin ab iki bitlik bir sayı ile cd iki bitlik bir sayının karşılaştırmasını yapıp, eşit mi değil mi diye kontrol ettiği,.Eşitse 1 değilse 0 döndürdüğü anlaşılmaktadır.

