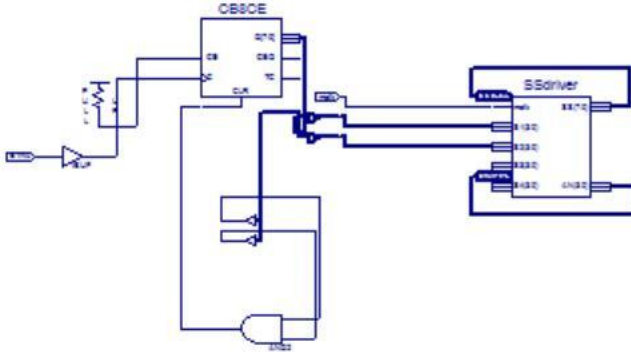




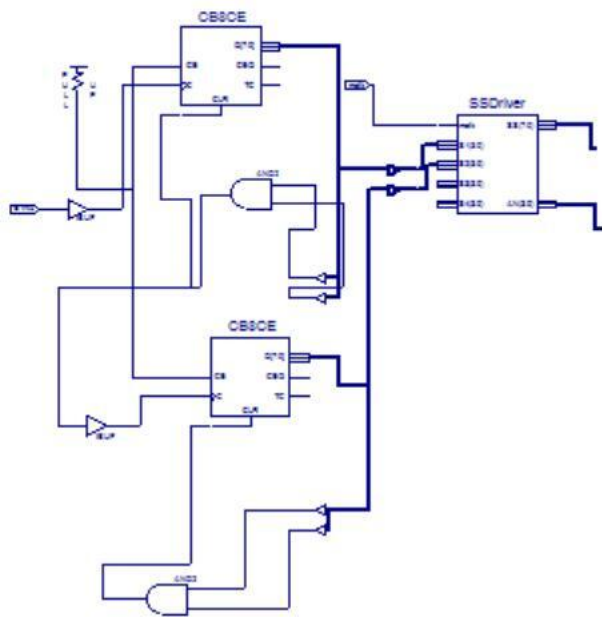
Görevi inputtan 4 bitlik 4 tane bilgi ile çıkıştaki 7 segmentli 4 displayi yürütmektir. Girişlerin herhangi birinden veri uygulayalım. Çıkışlardan ilk S1 girişinin karşılığı alınır ve ilk display sürülür. S2 için ise AN çıkışı değişir ve 2. displayin ortak anodunu sürmek için sinyal üretir ve aynı anda SS çıkışıda S2 girişini temsil etmektedir. Sonra SS=S3 iken 3. display tetiklenir, SS=S4 olduğunda ise 4. display tetiklenir. Yanma olayı birçok kez gerçekleşir. İnsan gözü bu yanma sönmeyi rakam olarak görür.



SSDriver ı kullanarak ikinci devreyi kurduğumuzda 0 dan 9 a kadar sayıcı olduğunu gördük. Binary sayacın 8 bitlik çıkışına bağlanan AND kapısı sayesinde çıkış 1010 yani decimal olarak 10' a eşit olduğunda clr girişi 1 olur, sayac sıfırlanır. Böylece ancak 9 a kadar sayabilir. output önce 7 segment sürücüyü daha sonrada displaylere aktarılır.



Kullanacağımız sayac 8 bitlik binary bir sayac bu yüzden decimal olarak 9 rakamından sonrasını göremememiz gerekir. Bunu sağlamak için yine her iki sayacdada 10 sayısının binary karşılığını sayacılar clr girişinden sıfırlamak için kullandık. Devre eskisi gibi çalışır, ama burada 9 dan sonra 1. displayi 0 yaparken ikinci displayde 1 arttırılıyor. Buda sıfırlama yapan ilk AND kapısının çıkış ucu yeni sayıcının clock girişine bağlanarak yapılır. Bu sayede ilk displayin her 9 'a kadar saymasından sonra 2. display 1 artıyor ve bu devre en fazla 99 'a kadar sayabiliyor. Burada display sürücünün ilk iki ayağı kullanılıyor.



özzz.rar